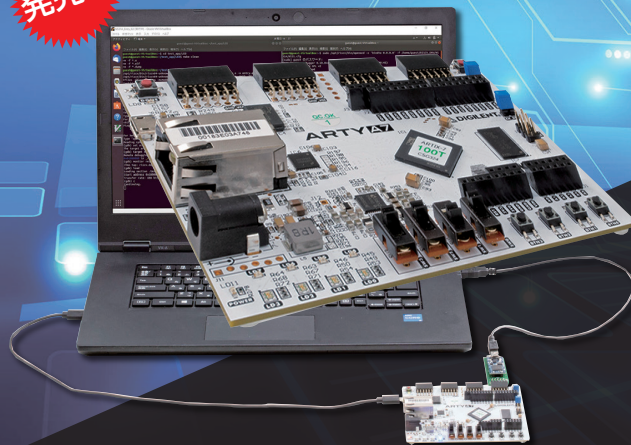


イメージをカタチに！

NSITEXE NS31A (32bit RISC-V) 評価キット

Akaria NS31A は、NSITEXE 社が開発・販売する 32bit RISC-V IP 製品です。
萩原エレクトロニクスは、この IP を評価するための評価キット 2 種類を販売します。

発売中



NS31A を手っ取り早く評価したい人へ NS31A Entry Kit

プロセッサ単体機能を時間をかけずに味見
(初期段階の評価に最適)

基本パッケージ

- ・ Arty A7-100 ボード (FPGA に NS31A 書込済)
- ・ SW ツール (Virtual Box)
- ・ サンプルプログラム、ドキュメント

基本パッケージ Plus

- ・ 上記にプラスして、JTAG ICE デバックツール (DLP-USB1232H, 専用ケーブル) が付属

「販売価格は下記の電話番号 / QR コードからお問い合わせください。」

実機に近い環境で評価したい人へ NS31A Appli Kit

プロセッサの自社製品への適応性評価
(IP 製品導入時の事前評価に最適)

- ・ ㈱ロッキーマ社製 FMC キャリアボード (Entry Kit の約 2 倍の FPGA 容量)
- ・ Akaria NS31A および独自にインテグレートした周辺 IP 搭載
- ・ モータ制御を想定したモータドライバボード
- ・ 開発ツール、サンプルプログラム、ドキュメント類付属
- ・ FPGA、IO ボード、ソフトウェアのカスタマイズ可 (オプションサービスとして提供)

開発中



NSITEXE 社製 RISC-V IP 製品

● RISC-V 32bit General Purpose Tiny Core

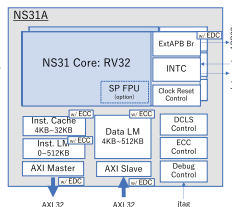
- ・ 車載用途をはじめ各種産業用途に幅広く対応

● ISO26262:2018 ASIL D compliant SEooC IP

- ・ ユーザの機能安全対応を幅広くサポート

● パートナー企業と連携した RISC-V ソリューション

- ・ ツールチェーン、デバッグ環境、ソフトウェア各社と連携



主要機能

NS31A Core

- ・ 4 段パイプライン構造と RISC-V 命令セットを採用した 32 ビットプロセッサコア
- ・ Branch Target Buffer (BTB) による分岐予測機構
- ・ 2 段階の特権モード (M-mode, U-mode)
- ・ Single-Precision Floating Point (RV32F)

内蔵メモリ

- ・ Instruction Cache
- ・ Instruction Local Memory/ Data Local Memory

割り込み処理ユニット / システム制御ユニット / Debug 制御ユニット

Functional Safety

- ・ アドレス空間を保護する Physical Memory Protection
- ・ RAM データを保護する RAM ECC
- ・ バスを保護する Bus Error Detection and Correction
- ・ 冗長性を実現する Dual Core Lock-Step



萩原エレクトロニクス株式会社 新事業開発本部

<https://hagiwara-ele.com/>

〒461-0005 名古屋市中区東栄 2-2-1 高岳パークビル

TEL : 052 - 931 - 3528

HAGIWARA ロゴは、萩原電気ホールディングス株式会社の登録商標です。また、記載された商品名および会社名等は、各社の商標または登録商標です。



【お問い合わせ先】